



文档信息

版本	日期	章节	变更内容
1.0	July 28, 2025	-	初始版本

1 概述

EVAL HI71 是一款简单的评估板，允许对 HI71 系列姿态传感器进行快速性能评估。EVAL HI71 有两组 Molex 连接器 J1,J2 可通过配套的 USB 转 Molex 线束或者 OPEN 线束与主机通信，EVAL HI71 需刚性固定在用户设备上。

2 型号信息

2.1 型号信息

Table 1: 型号信息

Part Number	Name	Description	Note
EVAL HI71T2-MI0-000	HI71T2-MI0 Evaluation Board		
EVAL HI71T4-MI0-000	HI71T4-MI0 Evaluation Board		
EVAL HI71M4-MI0-000	HI71M4-MI0 Evaluation Board		

2.2 联系我们

- 产品可以通过以下形式订购：
1. 可以通过邮件与我们销售联系 sales@hipnuc.com
 2. 可直接拨打电话进行联系
座机：010-69726346
web: www.hipnuc.com
 3. 添加微信



4. 公众号与官网
新产品和技术资料可以通过官网获得



3 相关文档

1. HI71 Data Sheet
2. 指令与编程手册
3. Step 文件
4. GUI 上位机与参考例程

4 参数

4.1 正常工作

Table 2: 绝对最大值

Parameters	Limit	Comment
机械冲击	2000g	Duration <1ms
存储温度	-40°C-85°C	
ESD HBM	15KV	JEDEC/ESDA JS-001
输入电压 VDD	4.5-6.5V	
IO To GND	-0.3-3.3V	

4.2 产品尺寸与引脚定义

All Dimensions in mm units.

4.2.1 尺寸

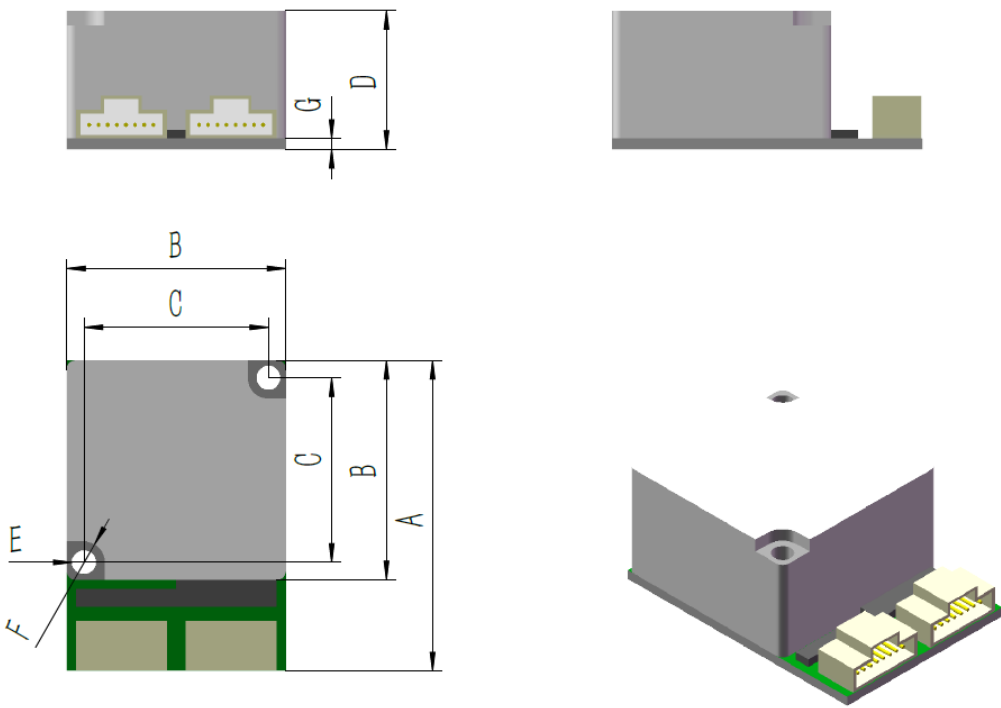


Figure1: EVAL HI71 mechanical dimension

Symbol	Min(mm)	Typ(mm)	Max(mm)
A	33.7	34	34.3
B	23.9	24	24.1
C	20.1	20.2	20.3
D	15	15.2	15.4
E	Φ2.5	Φ2.6	Φ2.7
F	R2.2	R2.3	R2.4
G	1.1	1.2	1.3

4.2.2 EVAL HI71 引脚定义

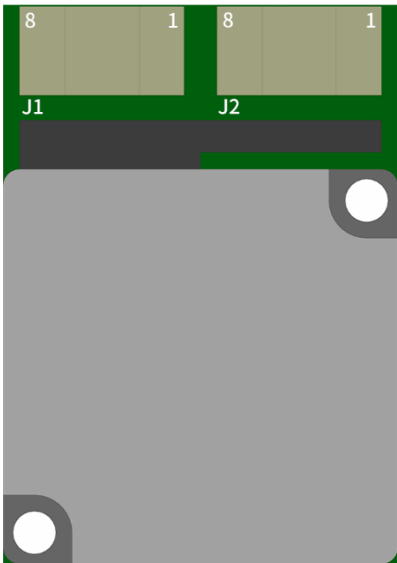


Table 3: EVAL HI71 引脚功能描述

Pin Number	Pin Name J1	Pin Name J2	Note
1	UART1_TXD	UART2_TXD	
2	UART1_RXD	UART2_RXD	
3	GND		
4	GND		
5,	IO1(SYNC_IN/PPS)	GND	
6	IO2(SYNC_OUT)	GND	
7	GND	UART3_RX	
8	VDD 5.0V	UART3_TX	

5 配套线束

5.1 Molex A (501330-0800)转杜邦头线束

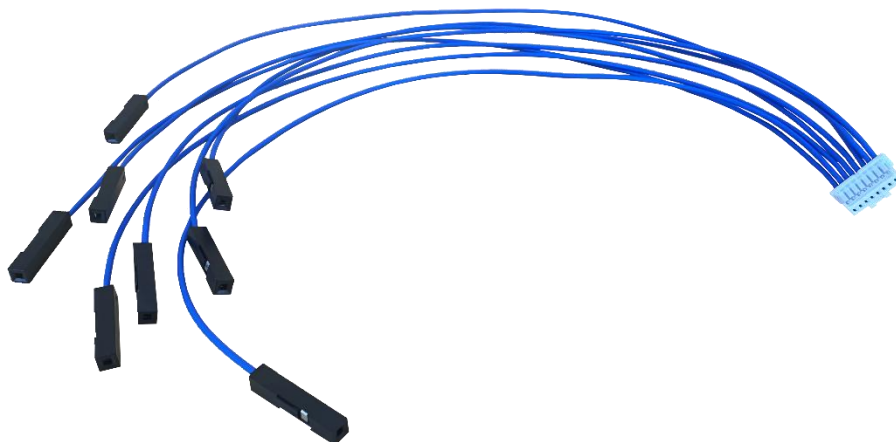


Figure2: 501330-0800 转杜邦头线束

5.2 USB 转 Molex A(501330-0800)线束



Figure3: USB 转 Molex A(501330-0800)线束

Note1: 此线束适用于 EVAL HI71XX 产品，线长 1m，内置 USB 转 UART(TTL)模组

Note2: 线束驱动下载地址 [CP210x USB to UART Bridge VCP Drivers - Silicon Labs \(silabs.com\)](https://www.silabs.com/CP210x-USB-to-UART-Bridge-VCP-Drivers)